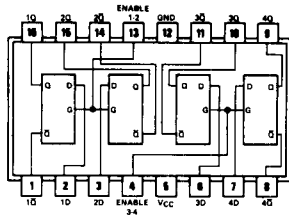
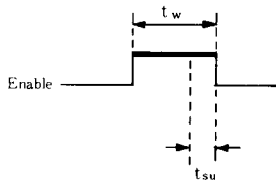


7475

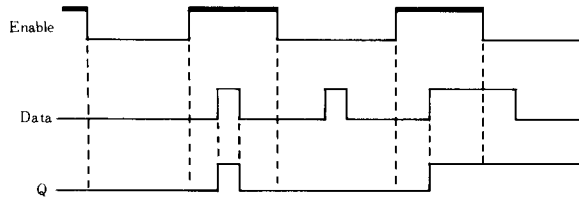
4-Bit Latches



- Enable がHの期間中データつづけ
- Enable がLの期間中データホールド



Enableが立ち下がる直前のデータをホールドするので立ち下がる直前にデータを変化させてはいけない。その期間を $t_w$ とする。



ラッチ機能図

項目	大小	入力	IN	出力	OUT	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT	単位
t <sub>w</sub>	min	ENABLE				20	20								20	20				ns
t <sub>su</sub>	min	DATA				20	20								25	15				ns
t <sub>pd</sub>	min	DATA	Q	↑		30	27								32	35				ns
t <sub>pd</sub>	min	DATA	Q	↓		25	17								32	35				ns
t <sub>pd</sub>	min	DATA	-Q	↑		40	20								28	35				ns
t <sub>pd</sub>	min	DATA	-Q	↓		15	15								28	35				ns
t <sub>pd</sub>	max	ENABLE	Q	↑		30	27								36	35				ns
t <sub>pd</sub>	max	ENABLE	Q	↓		15	25								36	35				ns
t <sub>pd</sub>	max	ENABLE	-Q	↑		30	30								31	38				ns
t <sub>pd</sub>	max	ENABLE	-Q	↓		15	15								31	38				ns
I <sub>cc</sub>	max	ALL	L	ALL	H	53	12								0.08	0.08				mA
I <sub>IH</sub>	max	ALL	H			80	20													μA
I <sub>IL</sub>	max	D	L			3.2	0.4													mA
I <sub>IH</sub>	max	G	H			160	80													μA
I <sub>IL</sub>	max	G	L			6.4	1.6													mA
I <sub>OH</sub>	max		ALL	H		0.4	0.4								4	4				mA
I <sub>OL</sub>	max		ALL	L		16	8								4	4				mA

社名	N	LS	ALS	ALSK	F	S	AS	AC	ACT	HC	HCU	HCT	BC	BCT
日立	D	DF								DF				
JRC										HC				
MOT		DF								DF				
日電														
NS	D	DF								DF				
沖										D				
PHIL										DF		DF		
RCA										DF		DF		
三洋														
SIGNE														
T1	DF	DF								DF				
東芝	D									DF				

参考品種  
74375  
7477